

IEEE 1394 Developer Kit

ML-II (IEEE 1394.a 準拠)

エンジニアリングサービス

Driver の開発

System Software 開発

IEEE1394 システム開発

IEEE1394 チップ開発

IEEE1394 開発キット販売

IEEE1394 開発 Consulting

IEEE1394 ボード開発

株式会社ドット・アスタ
sales@dot-aster.com
有限会社スペースソフト
spacesoft@spacesoft.co.jp

有限会社スペースソフト/
株式会社ドット・アスタは
IEEE 1394 システム開
発を支援します。

柔軟設計 …… Hardware, Software 共に
ユーザの自由な変更が
可能です。

豊富な sample …… 豊富なサンプルプログラ
ムのソース、および回路
図が提供されます。

カスタム対応 …… ユーザの要望や、特別
な要求にも個別に対応
可能。

特注 …… システムレベルのシステ
ムも受注いたします。ハ
ードウェアだけでなく、ソ
フトウェアの実績も豊富
です。

Consulting …… プロジェクト初期に遭遇
する問題を的確に回避し
ます。

- ・ 1394 レジスタインタフェースサンプルプ
ログラム
- ・ Bus Reset サンプルプログラム
- ・ Asynchronous 転送サンプルプログラム
- ・ 簡易アナライザ/コマンドとして使用可
能。

注:

本製品は有限会社スペースソフト
と、株式会社ドット・アスタの共同
開発製品です。

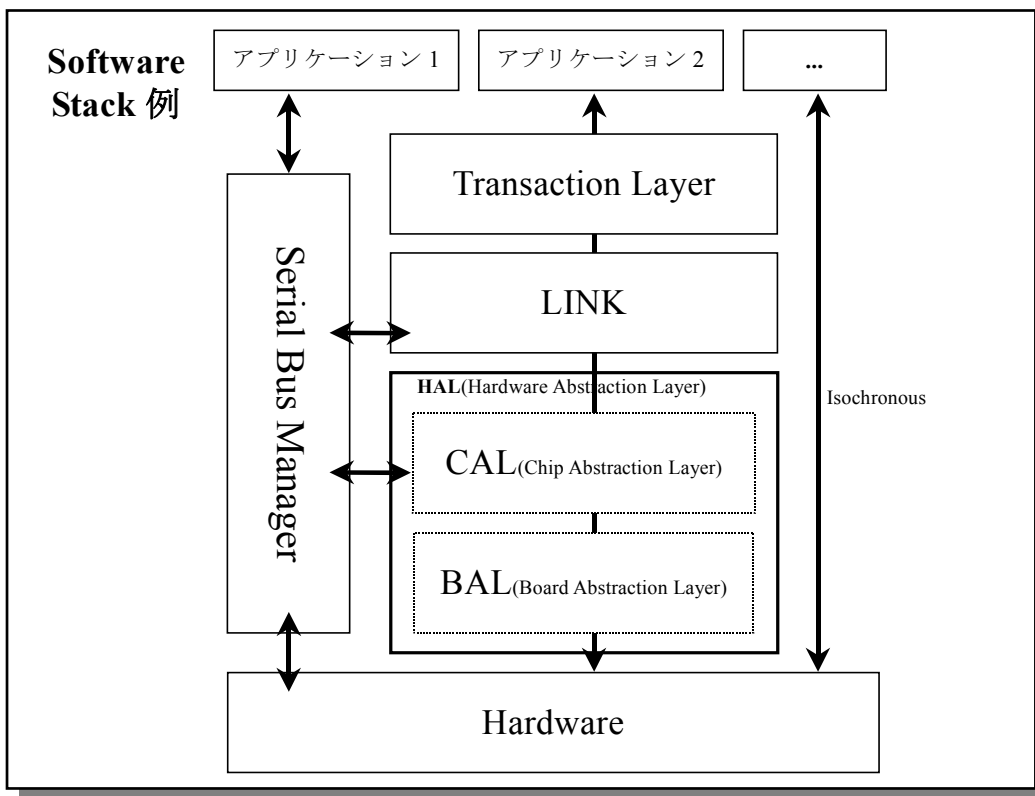
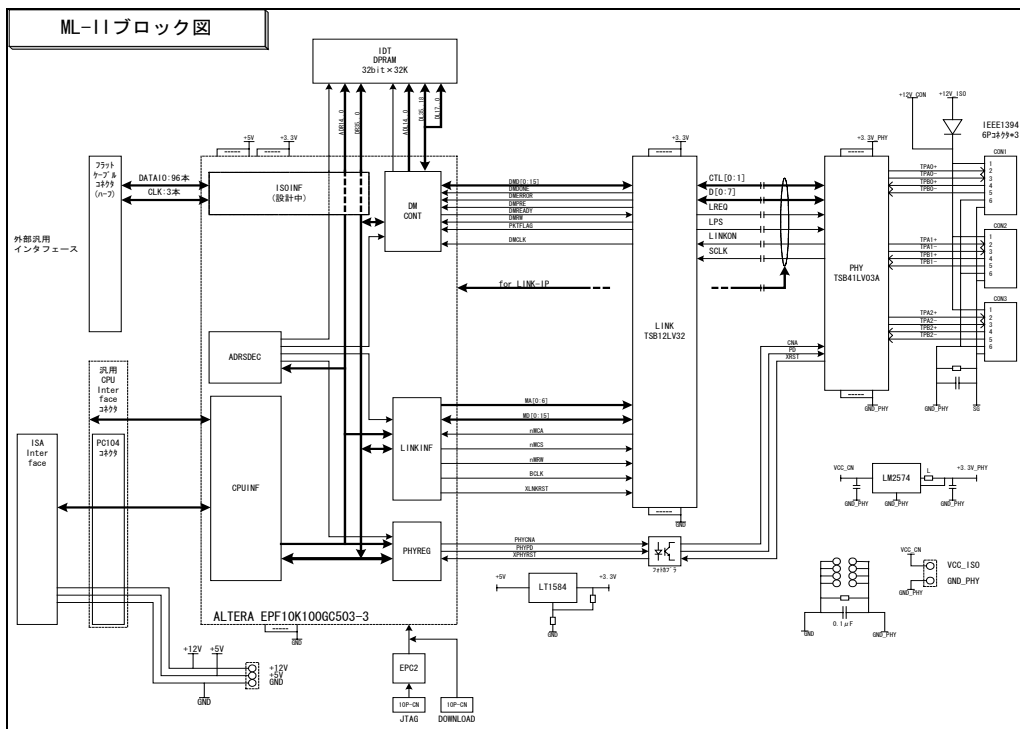
[特徴]

- ・ PHY に TI 社製 TSB41LV03A 搭載
- ・ LINK に TI 社製 TSB21LV32 搭載
- ・ ISO 用 FIFO 搭載
- ・ LINK ~ PHY 間のアイソレーション対
応
- ・ ISA インタフェース標準装備
- ・ FPGA の書き換えによる Target CPU
Free.(PPC403, SH1, SH3, VR4300...).
- ・ FPGA よりユーザフリーの 96 個の I/O
を開放
- ・ インタフェース条件 5V,3.3V の切り換
え可能。
- ・ Windows98, Embedded 両方で動作可
能。
- ・ Isochronous 部に FPGA 搭載, ユーザ
ロジック検証が可能。



暫定仕様

お問い合わせは: sales@dot-aster.com, あるいは spacesoft@spacesoft.co.jp



お問い合わせは：
 株式会社ドット・アスタ, <http://www.dot-aster.com>
 sales@dot-aster.com, Fax: 045-948-4476
 あるいは,
 有限会社スペースソフト, <http://www.spacesoft.co.jp/>
 spacesoft@spacesoft.co.jp, Fax: 042-566-7056